(54) SYSTEM FOR CONTROLLING CRT OF PLURAL OSs

(11) 1-214955 (A) (43) 29.8.1989 (19) JP

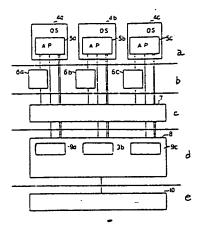
(21) Appl. No. 63-38697 (22) 23.2.1988

(71) NEC CORP (72) TORU ONO

(51) Int. Cl<sup>4</sup>. G06F15/00,G06F3/14,G06F9/06,G06F9/46

PURPOSE: To control plural OSs (Operating Systems) having different architecture by means of one and the same hardware by trapping instructions from each guest OS to a CRT at a BIOS (Basic Indexed Operating System) and IN/OUT instruction level.

CONSTITUTION: In an information processing system where plural OSs are simultaneously operated, screen information tables 9a-9c which manage the screens of guest OSs 4a-4c, means 6a-6c which trap input/output instructions to a CRT 10 from the guest OSs 4a-4c at a BIOS and IN/OUT instruction levels, and a means 8 which controls the CRT 10 in accordance with a trapped instruction and the screen information tables 9a-9c are provided. Then, by switching the screens of the guest OSs 4a-4c at every OS by depressing a screen switching key, interruption is supriously generated at the guest OSs 4a-4c. Therefore, even plural guest OSs having different architecture can be controlled by means of the same hardware.



7: IN/OUT instruction level trapping mechanism, a: application program, b: BIOS level, c: IN/OUT instruction level. d: hardware controlling section, e: hardware

THIS PAGE BLANK USPRO

#### ⑩日本国特許庁(JP)

⑪特許出願公開

# ⑩ 公 開 特 許 公 報 (A) 平1-214955

Solnt. Cl. 4	識別記号	庁内整理番号	40公開	平成 1 年(198	39)8月29日
G 06 F 15/00 3/14	3 4 0	7361-5B A-7341-5B			
9/06 9/46	3 1 0 3 4 0	A-7361-5B 2-7056-5B審査請求	未請求	請求項の数 1	(全3頁)

図発明の名称 複数OSのCRT制御方式

②特 願 昭63-38697

②出 頭 昭63(1988) 2月23日

⑫発 明 者 小 野 徹 東京都港区芝 5 丁目33番 1 号 日本電気株式会社内

⑩出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号

⑩代 理 人 弁理士 芦田 坦 外2名

明 細 書

## 1. 発明の名称

複数 OS の CRT 制御方式

## 2. 特許請求の範囲

1. 複数の OS が同時動作する情報処理方式において、ゲスト OS の画面を管理する画面情報テープルと、前記ゲスト OS から CRT に対する入出力命令をBIOS レベル及び IN/OUT 命令レベルでトラップ する手段と、該トラップ した命令と前記画面情報テープルとを基に前記 CRT を制御する手段と、前面がスト OS 毎の画面切換キーの押下により前記ゲスト OS に対して長似的に割り込みを発生させる手段とを有することを特徴とする複数 OS の CRT 制御方式。

#### 3. 発明の詳細な説明

# 〔な菜上の利用分野〕

本発明は CRT (Cathoda Ray Tube)の制御方式

に関し、特に複数の OS (Operating System)にかいて行われる.CRT の制御方式に関する。

#### 〔従来の技術〕

従来、この種の CRT 制御方式は、 BIOS (Basic Indexed Operating System) 化対する命令レベル

でトラップされてコマンド処理を行う方式であり、

これによって同一のアーキテクチャのケスト OS

を複数値制御することができる。

# (発明が解決しようとする課題)

上述した従来の CRT 制御方式は、 BIOS に対する 命令レベルでトラップされてコマンド処理を行う ために、同一アーキテクチャのゲスト OS を複数個 制御する方式となっているので、 BIOS を通過しな い OS に関しては制御が不可能であり、また同一ア ーキテクチャを有したゲスト OS でないと制御でき ないという欠点がある。

## [ 課題を解決するための手段]

本発明による複数 OS の CRT 制御方式は、複数のos が同時的作する情報処理方式において、ゲストOS の画面を管理する画面情報テーブルと、前記ゲ

次に、本発明について図面を参照して説明する。 先ず本発明との比較を容易にするために、従来 の CRT 制御のソフトウェア構成について、第 3 図 に例を挙げて説明する。 この図にかいて、アプリ ケーションプログラム (AP) 1 から CRT (Cathode Ray Tube) の BIOS 2 に対してコマンドを発行する。 CRT の BIOS 2では、アプリケーションプログラム 1 から発行されたコマンドを解析し、CRT ハード ウェア 3 に対して命令として IN/OUT 命令を発行 する。 又、アプリケーションプログラム 1 から CRT の BIOS 2 を経由せずに CRT ハードウェア 3 に 対して直接 IN/OUT 命令を発行する場合がある。

7でトラップした命令と、ゲスト OS 画面情報テープル9 \* の内容とを落にし、CRT ハードウェア 1 0 に対して命令発行等の制御を行う。更に、CRT 制御部 8 は、アプリケーションプログラム 5 \* に対して、CRT のタイミング通知を行う為に、IN/OUT 命令レベルトラップ 機構 7 を 径由してアプリケーションプログラム 5 \* に対して疑似的な 割り込みを発生させる。 このような制御を行うことによって仮想的な CRT の表示環境が得られる。

なお,上記の説明はかスト OS 4を化よる制御の 総合を例に挙げたが,かスト OS 4 b ,4 c 化つい ても同じである。

部2図は、上記の実施例における画面切換の例を示す。図において、CRTの物理的な画面(人間の目に見える画面)は、ゲスト OS 4 a の画面 11a しか存在しない。 この状態では、ゲスト OS 4 b の画面 1 1 b や、ゲスト OS 4 c の画面 1 1 c については、物理的な画面として表示されていない。ゲスト OS 4 b の画面 1 1 b やケスト OS 4 c の画面 1 1 c を表示させるための画面 切換えは、キーボ

CRT ハードウェア 3 からは、CRT のタイミングを伝える為に割り込みを使用する。割り込みはCRT ハードウェア 3 から CRT の BIOS 2,又はアプリケーションプログラム 1 へ通知される。上記のような制御が、通常表示機能をもつ CRT に対して行われている。

第1図は本発明による一実施例のシステム構成図である。との図において、ゲスト OS 4 m はアックーションプログラム 5 m から BIOS レベルの命令を発行すると、BIOS 命令レベルトラップ 優裕 6 m で命令をトラップ し、BIOS に対する命令(コマンド)を解析後 IN/OUT 命令レベルトラップ 機福 7 へ制御を移す。又、BIOS レベルに対してコマンドを発行しているアプリケーションプログラム を発行しているアプリケーションプログラム 5 m は、直接 IN/OUT 命令レベルトラップ 機構 7 からは、CRT 制御部 8 ヘトラップ 機構 7 からは、CRT 制御部 8 ヘトラップ した命令を渡たす。

CRT 制御部 8 では、IN/OUT 命令トラップ機構

ード装置(12\*,12b.12c)の画面切換キーを押下するととにより、ゲスト OS 4 a の画面11 a からゲスト OS 4 b の画面11 b へと順次切換えるとによって行うことができる。このような画面の切換えは、第1図の CRT 制御部 B で行うことができるようになっている。

# 〔発明の効果〕

以上の説明により明らかなように、本発明は、各ゲスト OS から CRT に対する命令を BIOS レベルと IN/OUT 命令レベルでトラップすることにより、 異なるアーキテクチャの OS でも複数値が同一ハードウェアで制御できる効果がある。

# 4. 図面の簡単な説明

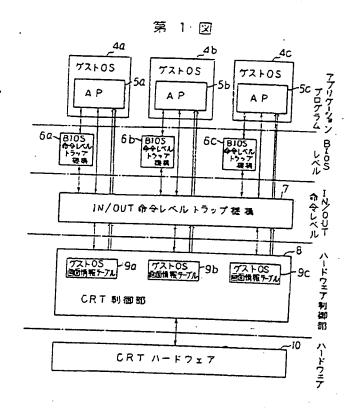
第1回は本発明による一実施例のシステム構成を示す図,第2回は第1回の実施例にかける画面切換の例を示す図,第3回は従来の CRT 制御にかけるソフトウェア構成の例を示す図である。

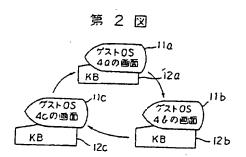
図において、1 はアプリケーションプログラム、2 は CRT の BIOS、3 は CRT ハードウェア、4 』、

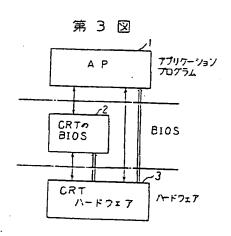
4 b , 4 c ロゲスト OS , 5 a , 5 b , 5 c はアプリケーションプログラム , 6 a , 6 b , 6 c は BIOS 命令レベルトラップ 機構 , 7 は IN/OUT 命令レベルトラップ 機構 , 8 は CRT 制御部 , 9 a , 9 b , 9 c はゲスト OS 画面情報テーブル , 1 0 は CRT ハードウェア , 1 2 a , 1 2 b , 1 2 c はキーボード 装置 である。

代理人 (7783) 井理士 池 田 愆 保









HIS PAGE BLANK (USPTO)